

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>1</b>	<b>L1</b>	<b>2257</b>	<b>(361/767,768,777,779,803).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>1497</b>	<b>(174/262,263).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>2663</b>	<b>(257/698,778).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>5913</b>	<b>1 2 3</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>365</b>	<b>4 and @pd&gt;=20040107</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>272</b>	<b>5 and (solder\$1 flip\$1chip\$1)</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L7</b>	<b>95</b>	<b>6 and (replac\$5 repair\$3 defect\$3)</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>8</b>	<b>L8</b>	<b>177</b>	<b>6 n t 7</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L9</b>	<b>2</b>	<b>8 and (adapter\$1 translation)</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L10</b>	<b>175</b>	<b>8 not 9</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L11</b>	<b>93</b>	<b>5 not 6</b>	<b>USP AT; US-P GPU B</b>